



Becas colaboración curso 2016/2017

Fecha: 28 Junio 2016

Vicerrectorado de Investigación, Innovación y Transferencia

Subcomisión de I+D+i

Propuesta del departamento *SISTEMAS INFORMATICOS Y COMPUTACION*

Núm Proyecto: 2016/32/00007

Responsable

Alpuente Frasnado, María

E-mail

alpuente@dsic.upv.es

Ext.

79354

Responsable

Villanueva García, Alicia

E-mail

villanue@dsic.upv.es

Ext

73519

Título proyecto

Traducción de contratos lógicos a la sintaxis de un SMT solver

Valoración proyecto

4

Descripción proyecto

Dentro del área del análisis, verificación y prueba de programas, la satisfacción y optimización de restricciones mediante técnicas de SAT/SMT solving juega un papel clave para el desarrollo de herramientas automáticas potentes.

El alcance de las técnicas de SAT/SMT es cada vez más relevante en todas las áreas de la Ingeniería del Software, incluyendo la generación automática de contratos en forma de anotaciones compactas para el código.

Actividades a realizar por el alumno

El trabajo que se plantea en este proyecto es desarrollar un programa que traduzca anotaciones o contratos escritos en notación lógica a la sintaxis concreta de un SAT/SMT solver como Z3, lo que hará posible usar el SMT para simplificar los contratos generados automáticamente y poder descartar aquellos que son insatisfacibles o inútiles.

Horario

El horario es flexible y se decidirá libremente con el alumno.