



Becas colaboración curso 2015/2016

Fecha: 18 Junio 2015

Vicerrectorado de Investigación, Innovación y Transferencia

Subcomisión de I+D+i

Propuesta del departamento *INFORMATICA DE SISTEMAS Y COMPUTADORES*

Núm Proyecto: 2015/17/00007

Responsable

Sahuquillo Borrás, Julio

E-mail

jsahuqui@disca.upv.es

Ext.

77577

Título proyecto

Diseño de memorias cache de bajo consumo

Valoración proyecto

4

Descripción proyecto

Los procesadores utilizados en los móviles, tabletas, etc. requieren ser de bajo consumo para alargar la vida de la batería. En este proyecto se estudiará el impacto de memorias cache de bajo consumo en estos procesadores. Estas caches se implementan en varios bancos con distintas características de velocidad y consumo energético. El objetivo del proyecto es el diseño de caches que seleccionen en tiempo de ejecución el banco adecuado para los distintos tipos de datos.

Actividades a realizar por el alumno

1. Estudio comparativo de las caches ¿duales¿ implementadas en procesadores comerciales recientes.
2. Modelado de una de estas cachés en el simulador.
3. Implementación de una técnica de reducción de consumo para mejorar la eficiencia del diseño.
4. Evaluación de la propuesta considerando prestaciones y consumo.
5. Escritura de los logros del trabajo realizado en formato de artículo científico.

Horario

A convenir con el alumno