

**PROPONENTES:**

Escuela Técnica Superior de Ingeniería de Telecomunicación

NOMBRE DE LA ACTIVIDAD PROPUESTA PARA SU RECONOCIMIENTO:

Diseño hardware y FPGAs para aplicaciones aeroespaciales y defensa

ÁMBITOS A LOS QUE SE VINCULA LA ACTIVIDAD:

Cultural

RESPONSABLES DE LA ACTIVIDAD:

Martínez Peiró, Marcos Antonio

SISTEMA DE SEGUIMIENTO DE LA PARTICIPACIÓN:

Asistencia y participación de forma presencial

FORMA DE ACREDITACIÓN DE LA REALIZACIÓN DE LA ACTIVIDAD:

Otros

RECONOCIMIENTO DE CRÉDITOS:

Estándar. 1 ECTS por cada 30,00 horas.

DURACIÓN DE LA ACTIVIDAD:

5,00

NÚMERO DE CRÉDITOS PROPUESTOS PARA SU RECONOCIMIENTO:

0,17

DESCRIPCIÓN DE LA ACTIVIDAD (CONTENIDOS, PROGRAMACIÓN, EVALUACIÓN):

La empresa INDRA SISTEMAS, da una conferencia/seminario de 5 horas de duración sobre sus desarrollos con FPGAs para aplicaciones de defensa espaciales.